## ANTENNA PATTERN FORMING METHOD FOR IC CHIP MOUNTED ON WEB AND PACKAGE BODY WITH IC TUG

Publication number: JP2003242471 **Publication date:** 

2003-08-29

Inventor:

TAKAZAWA KAZUYUKI; NAKANO SHIGERU

**Applicant:** 

DAINIPPON PRINTING CO LTD

Classification:

- international:

B42D15/10; G06K19/07; G06K19/077; H01Q1/22; H01Q1/38; H01Q1/40; H01Q9/16; B65B15/04; B42D15/10; G06K19/07; G06K19/077; H01Q1/00; H01Q1/22; H01Q1/38; H01Q9/04; B65B15/00; (IPC1-7): B65B15/04; G06K19/077; B42D15/10; G06K19/07; H01Q1/22; H01Q1/38; H01Q1/40; H01Q9/16

- european:

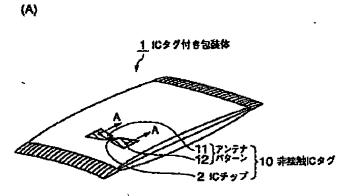
Application number: JP20020036151 20020214 Priority number(s): JP20020036151 20020214

Report a data error here

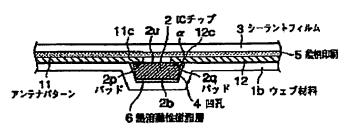
### Abstract of JP2003242471

PROBLEM TO BE SOLVED: To provide an antenna pattern forming method to an IC chip mounted on a web, and a package body with an IC tug.

SOLUTION: This antenna pattern forming method to the IC chip mounted on a web includes (1) a process of forming a recessed hole corresponding to the outline and depth of the IC chip at spaces in the running web material, (2) a process of fitting IC chips having the shape corresponding to the above outline and depth in the recessed holes of the web material with each one left fitted, (3) a process of printing an antenna pattern to be connected to pads of the IC chips fitted to the recessed parts, and if necessary, (4) a process of covering a film on the whole surface of the recessed parts to which the IC chips are fitted of the web material on which the antenna pattern is printed. This packaged body with the IC tug is manufactured by the above method. COPYRIGHT: (C)2003, JPO



**(B)** 



Data supplied from the esp@cenet database - Worldwide

## (19)日本国特許庁(J P)

# (12) 公開特許公報(A)

(11)特許出顧公開番号 特開2003-242471 (P2003-242471A)

(43)公開日 平成15年8月29日(2003.8.29)

デーマコート (参考) (10 521 2C005 (22 Z 5B035 (38 5J046 (40 5J047 (16 数8 OL (全11頁) 最終頁に続く (2000002897 大日本印刷株式会社
722 Z 5B035 738 5J046 740 5J047 716 数8 OL (全 11 頁) 最終頁に続く
738 5 J O 4 6 740 5 J O 4 7 716 数8 OL (全 11 頁) 最終頁に続く 0000002897
740 5 J O 4 7 716 数8 OL (全 11 頁) 最終頁に続く 0000002897
716 数8 OL (全 11 頁) 最終頁に続く 000002897
<b>数8 OL (全 11 頁) 最終頁に続く</b> 
000002897
東京都新宿区市谷加賀町一丁目1番1号 高澤 和幸 東京都新宿区市谷加賀町一丁目1番1号 大日本印刷株式会社内 中野 茂
東京都新宿区市谷加賀町一丁目1番1号 大日本印刷株式会社内 100111659 弁理士 金山 聡

最終頁に続く

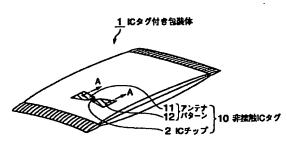
## (54) 【発明の名称】 ウェブに実装された I Cチップへのアンテナパターン形成方法と I Cタグ付き包装体

## (57) 【要約】

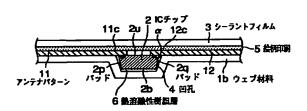
【課題】 ウェブに実装されたICチップへのアンテナパターン形成方法とICタグ付き包装体を提供する。

【解決手段】 本発明のウェブに実装されたICチップへのアンテナパターン形成方法は、(1)走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、(2)当該ウェブ材料の凹孔内に、前記外形、深さに相応する形状を有するICチップを嵌合した状態で各1個残す工程と、(3)前記凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、必要により(4)ICチップが嵌合し、アンテナパターンを印刷したウェブ材料の凹孔部を含む全面にフィルムを被覆する工程と、からなることを特徴とする。本発明のICタグ付き包装体は上記方法で製造された包装体に関する。





(B)



### 【特許請求の範囲】

【請求項1】 ウェブ材料に対してICタグ用ICチップを実装し、アンテナパターンを形成する方法であって、(1) 走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、

(2) 当該ウェブ材料を、前記ICチップの外形、深さに相応する形状を有するICチップを分散した流体中を通過させて当該凹孔内に嵌合した状態で各1個のICチップを残す工程と、(3) 前記凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、からなることを特徴とするウェブに実装されたICチップへのアンテナパターン形成方法。

【請求項2】 ウェブ材料に対してICタグ用ICチップを実装し、アンテナパターンを形成する方法であって、(1) 走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、

(2) 当該ウェブ材料を、前記ICチップの外形、深さに相応する形状を有するICチップを分散した流体中を通過させて当該凹孔内に嵌合した状態で各1個のICチップを残す工程と、(3) 前記凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、(4) ICチップが嵌合し、アンテナパターンを印刷したウェブ材料の凹孔部を含む全面にフィルムを被覆する工程と、からなることを特徴とするウェブに実装されたICチップへのアンテナパターン形成方法。

【請求項3】 ウェブ材料に対してICタグ用ICチップを実装し、アンテナパターンを製造する方法であって、(1) 走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、

(2) 当該ウェブ材料の凹孔内に、前記外形、深さに相応する形状を有する I C チップを嵌合した状態で各 1 個残す工程と、(3) 前記凹孔内に嵌合した I C チップのパッドに接続するようにアンテナパターンを印刷する工程と、からなることを特徴とするウェブに実装された I C チップへのアンテナパターン形成方法。

【請求項4】 ウェブ材料に対してICタグ用ICチップを実装し、アンテナパターンを製造する方法であって、(1) 走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、

(2) 当該ウェブ材料の凹孔内に、前配外形、深さに相応する形状を有するICチップを嵌合した状態で各1個残す工程と、(3) 前配凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、(4) ICチップが嵌合し、アンテナパターンを印刷したウェブ材料の凹孔部を含む全面にフィルムを被覆する工程と、からなることを特徴とするウェブに実装されたICチップへのアンテナパターン形成方法。

【請求項5】 アンテナパターンが、パッチアンテナ、 平面コイル状アンテナ、ダイポール型アンテナのいずれ かのパターンであることを特徴とする請求項1ないし請求項4記載のウェブに実装されたICチップへのアンテナパターン形成方法。

【簡求項6】 アンテナパターンをラバースタンプ法で 印刷することを特徴とする請求項1ないし請求項4記載 のウェブに実装されたICチップへのアンテナパターン 形成方法。

【請求項7】 非接触ICタグ機能を有するICタグ付き包装体であって、ウェブ材料にICチップの外形、深さに相当する凹孔が形成され、当該凹孔内にICチップが嵌合した状態で、当該ICチップのパッドに接続するように、アンテナパターンが印刷され、さらに当該ICチップ、アンテナパターン上にシーラントフィルムが被覆されていることを特徴とするICタグ付き包装体。

【請求項8】 アンテナパターンが、パッチアンテナ、 平面コイル状アンテナ、ダイポール型アンテナのいずれ かのパターンであることを特徴とする請求項7記載のI Cタグ付き包装体。

### 【発明の詳細な説明】

## [0001]

【発明の属する技術分野】この発明は、連続的に供給するウェブ材料にICチップを実装し、当該ICチップにアンテナパターンの印刷を行って非接触通信機能を有するICタグ付き包装体を製造する方法等に関する。包装体に非接触通信機能を有するICタグを装着することが行われるようになってきている。本発明はかかる非接触ICタグ用のICチップを包装体の製造工程において、直接、ウェブ材料に実装し、さらにアンテナパターンの印刷を行う技術に関する。

### [0002]

【従来技術】非接触で情報を記録し、かつ読み取りできる「非接触ICタグ」(一般に、「非接触データキャリア」、「無線ICタグ」、「非接触IC」、「非接触ICラベル」、「RFIDタグ」等と表現される場合もある。)が、物品や商品の情報管理、物流管理等に広く利用されるようになってきている。食品等の包装体の分野でも非接触ICタグを装着して、流通や品質管理、使用期限管理等に利用することが行われようとしている。

【0003】包装材料における非接触ICタグの形態について検討すると、基材や包装材料面にアンテナパターンを導電性インキで印刷し、これに、インターポーザ形態のICタグラベルを装着することが行われている。図7は、従来法による非接触ICタグの実施形態を示す図である。図7(A)は、ICタグラベル20をパッケージ基材のアンテナパターン11,12の双方に接続するように貼着した平面状態、図7(B)は、アンテナパターン11,12からICタグラベル20を部分的に剥離した状態を示し、図7(C)は、図7(A)のA-A線において拡大した断面を示す図である。この実施形態の場合、非接触ICタグ10は、パッケージ基材1bにア

ンテナパターンを直接印刷し、当該アンテナパターン11,12にICタグラベル20を装着した構成となる。【0004】なお、ICタグラベル20とは、シリコン基板に集積回路またはメモリあるいはその双方を設けたICチップ21をアンテナパターン11,12に装着可能にタックラベル化した状態のものを意味し、当該ラベル自体にもICチップ21に接続した小型のアンテナ部22,23有するものである(図7(C)参照)。インターポーザ形態のラベルとしては、モトローラ社の「BiStatix」(商標)が主に使用され、ラベラを用いて簡単に実装できる利点がある反面、ICチップ単体で実装する場合に比べてコスト高になる問題がある。【0005】

【発明が解決しようとする課題】従来、このようにタックラベル状のインターポーザが使用されるているのは、ICチップ単体をウェブ材料に加工速度に連動して効率的に装着する技術が無かったことに起因すると考えられる。一方、ガラス等の枚用状の媒体にICチップを実装する技術は、電子部品基盤等に見られるように古くから確立している。これらの技術では、ICチップをロボットアーム、真空吸引等により実装するものであるが、ICチップの微小化に伴い機械的操作が困難になってきている。ところで、近年、特開平9-120943号公報、特表平9-506742号公報、または米国特許5,284,186号、5,783,856号、5,904,545号、6,274,508号、6,281,038号に見られるように流体を使用して硬質や軟質基材に微小な半導体等を実装する技術(FSA=Fluidic Self Assembly)が提案されている。

【0006】本発明は、包装体へのICタグラベルの実装を従来のように、非接触ICタグラベルの貼着によるのではなく、包装材料の製造工程において、特にFSA技術を用いて軟質ウェブ材料に直接ICチップを実装し、さらにアンテナパターンを印刷して非接触ICタグ付き包装体製造の効率化と製造コスト低減を図ろうとするものである。

### [0007]

【課題を解決するための手段】上記課題を解決するための本発明の要旨の第1は、ウェブ材料に対してICタグ用ICチップを実装し、アンテナパターンを形成する方法であって、(1)走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、(2)当該ウェブ材料を、前記ICチップの外形、深さに相応する形状を有するICチップを分散したが低で各1個のICチップを残す工程と、(3)前記凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、からなることを特徴とするウェブに、ためる。かかる形成方法であるため、効率良くICチップを実装しアンテナパターンを位置合わせして印刷することを実装しアンテナパターンを位置合わせして印刷するこ

とができる。

【0008】上記課題を解決するための本発明の要旨の 第2は、ウェブ材料に対してICタグ用ICチップを実 装し、アンテナパターンを形成する方法であって、

(1) 走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、(2)当該ウェブ材料を、前記ICチップの外形、深さに相応する形状を有するICチップを分散した流体中を通過させて当該凹孔内に嵌合した状態で各1個のICチップを残す工程と、(3)前記凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、(4)ICチップが嵌合し、アンテナパターンを印刷したウェブ材料の凹孔部を含む全面にフィルムを被覆する工程と、からなることを特徴とするウェブに実装されたICチップへのアンテナパターン形成方法、にある。かかる形成方法であるため、効率良くICチップを実装しアンテナパターンを位置合わせして印刷し、かつチップの脱落を防止できる。

【0009】上記課題を解決するための本発明の要旨の 第3は、ウェブ材料に対してICタグ用ICチップを実 装し、アンテナパターンを製造する方法であって、

(1) 走行するウェブ材料に間隔を置いてI Cチップの外形、深さに相当する凹孔を形成する工程と、(2) 当該ウェブ材料の凹孔内に、前記外形、深さに相応する形状を有するI Cチップを嵌合した状態で各1個残す工程と、(3) 前記凹孔内に嵌合したI Cチップのパッドに接続するようにアンテナパターンを印刷する工程と、からなることを特徴とするウェブに実装されたI Cチップへのアンテナパターン形成方法、にある。かかる形成方法であるため、凹孔内に嵌合したI Cチップにアンテナパターンを位置合わせして印刷し、その後の脱落を防止できる。

【0010】上記課題を解決するための本発明の要旨の 第4は、ウェブ材料に対してICタグ用ICチップを実 装し、アンテナパターンを製造する方法であって、

- (1) 走行するウェブ材料に間隔を置いてICチップの外形、深さに相当する凹孔を形成する工程と、(2)当該ウェブ材料の凹孔内に、前記外形、深さに相応する形状を有するICチップを嵌合した状態で各1個残す工程と、(3)前記凹孔内に嵌合したICチップのパッドに接続するようにアンテナパターンを印刷する工程と、
- (4) I C チップが嵌合し、アンテナパターンを印刷したウェブ材料の凹孔部を含む全面にフィルムを被覆する工程と、からなることを特徴とするウェブに実装されたI C チップへのアンテナパターン形成方法、にある。かかる形成方法であるため、凹孔内に嵌合したI C チップにアンテナパターンを位置合わせして印刷し、かつチップの脱落を防止できる。

【0011】上記課題を解決するための本発明の要旨の 第5は、非接触ICタグ機能を有するICタグ付き包装 体であって、ウェブ材料にICチップの外形、深さに相当する凹孔が形成され、当該凹孔内にICチップが嵌合した状態で、当該ICチップのパッドに接続するように、アンテナパターンが印刷され、さらに当該ICチップ、アンテナパターン上にシーラントフィルムが被覆されていることを特徴とするICタグ付き包装体、にある。かかるICタグ付き包装体であるため、低コストで量産性あるICタグ付き包装体となる。

【0012】上記において、アンテナパターンを、パッチアンテナ、平面コイル状アンテナ、ダイポール型アンテナのいずれか、とすることができ、アンテナパターンをラバースタンプ法で印刷することもできる。

#### [0013]

【発明の実施の形態】非接触 I Cタグ付き包装体は、食 品等の内容物充填後にICタグを貼着する手間の省略 と、流通過程における剥落を防止する観点から、軟包装 材料やカートンの場合は、積層するフィルム間にICタ グをあらかじめ保持した構成が有利となる。したがっ て、非接触ICタグは、ウェブ材料にアンテナパターン を印刷し、当該アンテナパターンにICチップを装着 し、その後、接着剤を介してまたは介さずシーラントフ ィルムを積層する形態が有利である。本発明は従来のよ うに、アンテナパターンにICタグラベルを実装するも のではなく、ウェブ材料に凹孔を設けてICチップを充 填し、当該充填したICチップのパッド(またはパン プ) に接続するようにアンテナパターンを印刷する。こ れにより非接触 I Cタグの機能を持たせるものである。 【0014】以下、まず本発明のICタグ付き包装体に ついて図面を参照し説明する。図1は、本発明のICタ グ付き包装体の例を示す図である。図1(A)は、IC タグ付き包装体1の平面図であって、図1(B)は、図 1 (A) のA-A線において、包装体上側基材の I Cチ ップ部を示す断面図である。厚み方向の倍率は横方向よ りも拡大して図示している。図1のように、ICタグ付 き包装体1は、凹孔4がウェブ材料1bに形成され当該 凹孔内にICチップ2が嵌合している。アンテナパター ン11,12は導電性インキによりICチップのパッド に接続するように印刷されている。図1において包装体 1は、製袋して内容物を充填した後の状態が示されてい るが、本発明のICタグ付き包装体は製袋や製函後の状 態のみを意味せず、積層フィルムや積層シートであって 製袋や製函前の巻き取り状等の形態のものをも包含する ものとする。

【0015】図1(B)のように、アンテナパターン11,12はICチップのパッド2p,2qに接続するように印刷するので、ICチップ2を凹孔4内に充填後に印刷することになる。この際、ICチップが凹孔内に固定された状態にあるのが好ましく、比較的低温で溶融する熱溶融性樹脂層6を設けて固定する。熱溶融性樹脂層6は、ウェブ材料1bの全面に塗工されているものであ

っても良いが、少なくとも凹孔4の底面部分に塗工されていることが必要になる。したがって、熱溶融性樹脂層 6はICチップの底部2bに事前に塗工されたものであってもよい。当該ICチップ2とアンテナパターン11,12とにより非接触ICタグ10を構成している。【0016】アンテナパターン11,12と共に、包装体に必要な他の絵柄印刷5をすることができる。これはアンテナパターンと同時の工程であっても良く、別工程の異なる印刷方式であっても良い。ICチップとアンテナパターン面には、EC層または接着剤層等を介してシーラントフィルム3が積層されている。

【0017】図1(B)の断面図のように、本発明のICタグ付き包装体1では、凹孔4がICチップ2と略同一サイズ、形状で同じ厚みの深さに形成されていて(ICチップ2と凹孔4が相補形状にされている趣旨)、ICチップ2は当該凹孔4内に嵌合するようにして装着れている。このICチップは、後に詳述するようにして装った。このICチップは、後に詳述するようにして装った。ことで充填できるが、他の方式により嵌合させるのであってもよい。ICチップ2は実際には、図1(B)断面図よりも平面的のものであるが、表面2uと底部2bとでは面積が異なるので、表裏が逆転して凹孔4内に嵌合しない特徴がある。ICチップ2のパッド2p,2qは通常状態では、表面側に現われるようになる。

【0018】また、I Cチップの表面を矩形状にし、表 裏が正しければ左右の向きが入れ替わっても特性に影響 ないようにされている。表面が正方形状であるとパッド 間を結ぶ方向とそれに直交する方向の制御ができなくな るからである。もっとも、I Cチップの左右の形状を異 なるものとし、凹孔の左右の形状も異なるようにし、I Cチップの向きと凹孔が一致した場合にのみ嵌合するよ うにすれば(一方位性とする意味)、表面が正方形状で あっても表裏および上下左右の位置規制も可能となる。

【0019】ICチップはシリコン基盤に半導体を形成後、ダイシングして切断する場合は、矩形状の立方体に形成され、形状のみで表裏を区別することはできない。しかし、微小なICチップを低コストで製造する場合は、ダイシング溝面積を減少させ収率を高める必要から分離は、基盤の背面側からのエッチングにより行う。そのため、パッド部分が有る表面側に対し背面側は必然的に狭い面積になり、表面と背面間の面は傾斜面になるのが通常である。チップの表面形状は通常矩形状であるので、ICチップの全体形状は断面台形状であり、特に四角錐の截頭ピラミッド形状となるのが一般的である。ただし、目的と用途によって、直方体や立方体、円形や円柱状、その他の形状とされる場合もある。

【0020】ICチップが四角錐の截頭ピラミッド形状である場合、凹孔4とICチップ2の外形形状は完全に同一であるよりは、凹孔の斜面とICチップの斜面の間には、2~20°、好ましくは3~5°程度範囲内の角

度 $\alpha$ があるのが好ましい。この角度によりICチップの 円滑な嵌合が促進されるからである。また、微小な間隙 があってもアンテナパターンの印刷の際は導電性インキ が充填されるので導通不良となるようなことはない。 I Cチップ2の上面側は、シーラントフィルム3等により 被覆されているので、凹孔からICチップが脱落を防止 できる。シーラントフィルム3によりウェブ材料の強度 が補強されると共に、ヒートシール性や耐湿性の付与、 あるいは内容物への印刷インキの付着等も防止できる。 【0021】アンテナパターンとICチップのパッド (またはバンプ) 間は直接的に接続するのが原則である が、多少位置ずれがあっても「オーミックコンタクト」 (オーム性接合) により非接触 I C タグとして動作可能 となる。ただし、アンテナパターンの接続端子11c, 12 c に対し、 I Cチップのパッドが一方の接続端子側 に極端にずれる場合は、パッド間が短絡した状態になり 通信回路を形成できない。これはICチップのパッド2 p, 2 q に対するアンテナパターン11,12の印刷位 置精度の問題に帰結することになる。

【0022】図2は、アンテナパターンの接続端子とI Cチップの相対位置を示す図である。図2(A)は正常 の場合、図2(B)は、アンテナパターン11, 12の 位置がずれた状態を示している。図2(B)では、IC チップの双方のパッド2p,2qが、アンテナパターン 12側に接近するので短絡が生じることになる。 結論的 には、ICチップのパッド2p, 2q間距離Lの1/2 以上に、アンテナパターンの接続端子11c,12cの 中心位置との距離が、離れた場合は通信回路を形成し難 くなることになる。ちなみに表面が長方形状のICチッ プの一辺は、10μm~5mm程度であるから、図2の ようなアンテナパターンの場合は、それぞれ5μm~ 2. 5mm程度の位置精度で形成する必要がある。 I C チップが微小になるにしたがい高い開孔位置精度が求め られることになる。なお、ICチップの厚みは5μm~ 1000 µ m程度である。

【0023】ICチップ2に対してアンテナパターン11、12の位置がずれても、短絡し難くするためには、ICチップのパッド2p,2q間を結ぶ線に対して直交する長い辺を有する接続端子11c,12cを設けるのが有利である。すなわち、図2(A)において、矢印Y方向に接続端子11c,12cの対向する辺が長ければ、凹孔の位置ずれに対する許容を大きくすることができる。一般的には、ウェブの走行方向の位置ずれに対する許容を大きくすることができる。一般的には、ウェブの走行方向としてアンテナパターンを印刷するのが有利と考えられる。ただし、位置制御の容易な方向は、装置によってまちまちであって一律なものではない。したがって、通常の電気部品の場合よりも拡大または延長した方向を有する接続端子部れば、凹孔の位置ずれに対する許容を大きくできる。

【0024】アンテナパターンは、図1、図2図示のように静電結合型パターンに限らず、図3のようにコイル状(平面捲線状)の電磁誘導型パターンであってもよい。静電結合型の場合は、図1、図2のように2片に分離したパッチアンテナ型に印刷し125kHzの通信に使用する。電磁誘導型の場合は、図3(A)の平面コイル状パターン(13.56MHz)や図3(B)のようなダイポール型(UHF-SHF帯)パターンとなる。図3(A)の場合、両接続端子13c,13c間は、ICチップが搭載できるように細線にするのが通常である。

【0025】パッチアンテナの場合、図1、図2のよう にICチップ2を装着したパッド部分に2片のアンテナ パターン接続端子部11c,12cを設ける。コイル状 パターンの場合もICチップの接続端子が形成される が、図3(A)のようにパターン13の両端部を接近し た位置に形成すれば、当該部分を接続端子13cとして ICチップ2に位置合わせして印刷することができる。 図3(B)のダイポール型パターン14の場合も同様で あって、ICチップ2の部分に接続端子14cを設ける ことができる。図3 (C) のように、コイルが13tの 部分で折り返すような平面コイルであっても良い。この 場合、接続端子13cはコイルの内側にすることもでき る。図3(A), (C)のいずれの場合も、従来のよう に裏面に回路を設け、かしめ金具で接続したりジャンピ ング回路を設ける必要がない。いずれの場合もICチッ プ2のパッドに対して拡張したまたは延長した接続端子 形状とすることにより、印刷位置ずれに対する許容を大 きくすることができる。

【0026】次に、本発明のウェブ材料へのICチップ 実装方法について説明する。図4は、ウェブ材料へのI Cチップ実装を行う製造ライン図である。パッケー等に 使用するウェブ材料1bを給紙部から供給し凹孔4を形 成し、当該凹孔内にICチップ2を実装し、アンテナパ ターンを印刷し、さらに、ICチップ2とアンテナパタ ーンを含むウェブ材料面にシーラントフィルム3を被覆 する一連の製造ラインを示している。ただし、本発明は 全ての工程を連続したラインで行うことを要件とするも のではないので、例えば、ICチップ充填とアンテナパ ターン印刷を別工程で行うもの、アンテナパターン印刷 とその後のEC工程を別工程で行うもの、であっても良い

【0027】図4において、エンボス工程では、図示しないエンボス機等によりウェブ材料1bへ凹孔4を形成する。凹孔の形成とは、ウェブ材料に「くぼみ」状部分を設けることであり、凹孔の深さは実質的に実装されるICチップの厚みや高さに相当し、開口形状はICチップが平面的なものであれば当該平面形状、角錐状または截頭ピラミッド形状等であれば当該外形形状に合わせた形状にする。通常使用のICチップは厚みは5μm~1

000μm程度であって、表面形状は、一辺が10μm ~5mm角程度の截頭ピラミッド形状のものが多いが、目的により多角錐形状としたり平面な矩形状、等とすることもできる。凹孔の形成は、加熱可能な適宜な型具を用いる熱エンボス、あるいは熱条件下における真空/圧空成形、レーザー照射等により形成する。

【0028】ICチップ実装工程では、凹孔4内にIC チップ2を嵌合させて充填する。この工程には、流体を 使用するICチップ実装方法(FSA実装)が好適に用 いられICチップ充填槽15内で行われる。ICチップ 2は上記の形状に均一に切断または立体形状化したもの を、流体内に分散したスラリー状にして使用する。 IC チップをウェブ走行方向に平行な一定ライン上にのみ配 列して実装する場合は、ICチップを分散した流体を液 中においてディスペンサー等から当該ライン上に流出す るようにするのがよい。同一特性、形状のICチップを 各凹孔内に1個づつ嵌合させることが原則となるが、複 数の特性、形状のICチップを各目的の位置に、それぞ れ充填させることもできる。後者の場合は、異なる特性 のICチップ毎に共通の形状を保持させて、流体中にも 異なる特性、形状のICチップを分散し、それぞれの形 状に合致する凹孔を基材に設け、ICチップ形状と凹孔 形状が一致する場合に、当該凹孔内にICチップが嵌合 するようにする。

【0029】用いられる流体は、水や有機溶剤が使用さ れる。有機溶剤としては、エチルアルコールやメチルア ルコール、アセトン、シリコンオイル等であってICや プラスチックフィルムに作用せず、かつ包装体に使用す る場合は食品の変質や人体に悪影響を及ぼさないものに 限られることになる。包装体の場合、現実的には水やエ チルアルコールが好ましく用いられることになる。分散 するICチップの数は、基材に充填する密度により調整 する必要があるが、分散量を多くし過剰なICチップ は、ウェブ材料を振動させて落下させるようにすれば、 充填の効率を高めることができる。分散するICチップ の数は、目的とICチップの大きさ等にも関係するが、 通常1000~100000個/リットル程度とす る。 包装材料に非接触 I Cタグとして実装する場合は、 ウェブ材料の1m2に対して、通常1個以上~100個 以下の数量になる。

【0030】ICチップを分散した流体が、ICチップが常時流体中に拡散し流動する状態でウェブ基材に当接するためには、ポンプにより液流をつくり層流状態にして基材面に流すことが好ましい。前記のように、ピペットやディスペンサー状の先端部から凹孔のラインに沿って流すようにすることもできる。凹孔内に嵌合しないICチップは、ウェブ表面に沿って液体を吸引するヘッドを設けて充填槽内で除去することができる。

【0031】ウェブ材料が充填槽から引き出された直後 に凹孔以外の部分にもICチップが付着し液体も残って いる場合はこれらを除去する必要がある。このためには ウェブ材料を傾斜して振動を与えるか、ドクタープレー ド、ブラシ、スクレーパ等の機械的手段により不要な I Cチップの落下、除去を促進させるが凹孔内に充填した I Cチップまで取り去らないようにする。温風や空気流 により残余の液体の乾燥を促進することも好ましい。

【0032】本発明では、上記のようにFSA技術を用いて凹孔にICチップを充填するのが効率良い充填方法であるが、請求項3または請求項4記載の発明では、当該方法に限定しない充填方法を採用できる。充填効率の問題もあるが、ICチップをロボットアーム、真空吸引等によりピックアップし、所定の目標位置に実装する技術は既に確立しており、それらの技術を採用することができる。

【0033】ICチップを凹孔内に一時的に固定するためには、凹孔内の少なくとも底部部分またはICチップの底面に塗工した熱溶融性樹脂層6(図1)を加熱して溶融してから冷却し(室温に戻し)、ICチップをウェブ材料に固定する必要がある。その後のEC工程やラミネート工程での脱落を防止するためである。これには、前記のように集積回路を形成したシリコン基盤の底面に熱溶融性樹脂を塗工するものでも良く、ウェブ材料の少なくとも凹孔内に部分的に塗工層を設けるものであっても良い。凹孔4の形成と同時に樹脂層を設ける方法も可能である。

【0034】アンテナ印刷工程では、ICチップ2の充 填後、ICチップのパッドに接続するようにアンテナパ ターン11、12の印刷を行う。印刷方式は要求される アンテナ精度により異なるが、グラビア印刷やオフセッ ト印刷、スクリーン印刷等が採用できる。精度の高い印 刷の場合はシルクスクリーン印刷や後述するラバースタ ンプ法の印刷方式が好ましい。ウェブ材料1 b が印刷機 17の版胴171と圧胴172の間を通過してICチッ プ面にアンテナパターンが印刷される。導電性インキは インキ付けローラ173から供給される。アンテナ印刷 はこのようにウェブを連続的に走行させる状態で行って も良いし、一時的にウェブの走行を停止させて印刷し、 次いでウェブを送る間欠動作で印刷するものであっても 良い。アンテナパターン印刷と同時にまたは別工程で絵 柄印刷5(図1)をしても良いのは前記のとおりであ る。

【0035】本発明では、アンテナパターンの印刷をラパースタンプ法で行うのが、精度の高い印刷を可能とする。ラバースタンプ法はナノ構造を作る新技術として開発された技術であって、ソフトリソグラフィーともいわれる。本発明で印刷するアンテナパターンは、最も細い線でも数μmの単位であり、バッドとの位置合わせでも2~3μmの許容が認められるので、ナノメートル単位の精度が必要とされるものではないが、高精度を達成するため当該印刷方法に準じた方法を採用する。

【0036】以下に当該ラバースタンプ技術による印刷 方法について説明する。図5は、ラバースタンプ法の工 程を示す図である。ラバースタンプ法の場合は、まず鋳 型またはスタンプを用意する。通常、ナノメータの精度 を達成する場合は、フォトリソグラフィーか電子ビーム リソグラフィーを使って、型材料であるシリコン基板表 面にフォトレジストパターンを作成するが、アンテナパ ターンの場合の型材料は、42合金(ニッケル42%: 鉄合金)や銅合金、あるいは金属アルミであってよい。 これに対し、フォトマスクを使用するフォトエッチング 法を採用して型を作る。エッチング後には金属材料の凹 凸型7が形成される(図5(A))。次に液状のPDM S (ポリジメチルシロキサン) 材料8を型7表面の凹凸 上に注ぎ込み、低温加熱して硬化させゴム状に固める (図5(B))。PDMSを型から分離すれば、元のパ ターンに合ったPDMSスタンプ9が完成する(図5 (C)).

【0037】このPDMSスタンプ9をゴム凸版として 導電性インキを用いてウェブ材料に対する印刷を行う。 PDMSスタンプ9は平板状でもシリンダに巻き付けた 輪転印刷機でも使用できる。 導電性インキには、導電性 カーボンや黒鉛、銀粉やアルミ粉、あるいはこれらの混合体をビヒクルに分散したインキを使用する。 あるいはまた、インキコストは割高となるが、酸化錫、酸化インジウム、ドープ酸化インジウム(ITO)、酸化チタン粉末、7,7,8,8-テトラシアノキノジメタン錯体(TCNQ錯体)を溶解したもの等を使用した透明導電性インキであってもよい。アンテナパターンの表面抵抗は、JISK6911による測定値で、10<sup>6</sup>Q/□以下が適用でき、好ましくは10<sup>4</sup>Q/□以下で、交信の信頼性を高められる。

【0038】EC工程では、ウェブ材料にシーラントフ ィルムを積層して被覆する。凹孔内に充填されたICチ ップはウェブ基材と物理的に完全に接合した状態にはな いので、フィルムが揺れたり振動したり、下向きになれ ば凹孔内から脱落することが生じ得る。そこで、ICチ ップを充填後、凹孔およびウェブ材料の他の部分を含む 全面をシーラントフィルムを被覆する。図4では、イク ストルージョンコーター (EC)機の場合を例示してい る。ウェブ材料1bに溶融したポリエチレン(シーラン トフィルム)3等を被覆する場合は、EC機18のゴム ロールであるニップロール181側からウェブ材料1b を供給し、Tダイ183から溶融ポリエチレンを押し出 し、ウェブ材料と溶融ポリエチレンの一体化フィルムを 金属ロールであるチルロール182に押圧して積層す る。この際、チルロール側からフィルム3bを供給して 3層稍層体としてもよい。本実装方法では、実装した I Cチップ2が凹孔内に嵌合しているので、ICチップ2 がチルロール182側に面するように実装されていて も、チルロールを損傷することはない。前工程にAC剤 の途工工程を設ける場合も同様である。

【0039】シーラントフィルムのラミネート方法としては、EC以外にドライラミネート方式あるいは接着剤を使用するラミネート等、適宜の形態を採用することができる。このようにしてシーラントフィルムが被覆された状態では、ICチップ2は安定した状態になり、その後の製袋や内容物を充填する加工を行っても凹孔4内から脱落するようなことはない。

【0040】図6は、ICチップ充填槽を示す詳細図で ある。ICチップ充填槽15は、ガラスまたは透明アク リル板等で形成する漏斗状の容器からなる。容器の材質 は、スラリーで影響を受けることのない他の金属やプラ スチックを使用できる。この充填槽に液体を満たし、凹 孔4を形成したウェブ材料1bを液体中に走行させる。 図6においては、搬送ロールR3とR4間の傾斜面にお いて、ディスペンサー151からICチップの分散した スラリーをウェブ表面に流すようにしている。ウェブ材 料面を流れるスラリーの流速は、1mm/secから約 1000mm/sec程度であるが、ウェブ材料の搬送 速度やICチップの嵌合速度、ウェブからの除去速度を 勘案して適宜に調整するのが好ましい。ICチップ充填 槽15内の液体とスラリーの液体はもちろん同質の液体 であるので、ディスペンサー151から流れた液体は速 やかに充填槽内に拡散するが、液体よりはやや比重の大 きいICチップは沈降してウェブ表面に落ちる。沈降し たICチップの幾つかは凹孔に嵌合するが、嵌合しない 残余の大多数のICチップはウェブ表面から除去され る。

【0041】ICチップ充填槽15中では凹孔にICチップ2を嵌合させて充填すると共に、余分なICチップを迅速に落下させる必要があるので、ウェブに連続的な振動を与えたり、ICチップを分散しない弱い液流を与えてICチップの嵌合と落下を促進させる。ウェブ材料は、図6のようにウェブ材料の進行方向に上昇して傾斜するものでなく、進行方向に向かって下降したり、右または左に傾斜して走行するものであっても良い。

【0042】ディスペンサー151は、ポンプ152からのガス噴出流により加速した流体をウェブ表面に流出させることができる。ディスペンサー151の先端部分は、凹孔の並ぶラインに近い部分に位置させる。1つのディスペンサーで凹孔が完全に充填されない場合は複数のディスペンサーを凹孔のラインに沿って配列することができる。凹孔に嵌合しないICチップは振動により加速されてウェブの傾斜面を滑り落ちるが、前記のように吸引や強制落下させる機構を設けても良い。落下したICチップは、漏斗状の受容槽153面に蓄積するので、導通管(カラム)を通じて液流を循環させてディスペンサー151に戻す。これには、空気や水素( $H_2$ )や酸素 ( $O_2$ )、窒素ガス ( $N_2$ ) や炭酸ガス、あるいはアルゴンやへリウム等の不活性ガスをポンプを用いて気泡

と共にに流す搬送方法を採用できる。

【0043】次に、本発明に使用する他の材料について 説明する。包装体のウェブ材料には、被覆したカートン 紙や板紙、樹脂含浸紙、PETやPBT等のポリエステ ル、ポリオレフィン、アクリル、ナイロン6、ナイロン 66等のポリアミド、また、無機蒸着フィルムやEVO H等のバリアフィルムが用いられる。流体塗工を行う関 係から被覆されていないカートン紙や板紙、通常の紙類 は適切とは考えられない。シーラントフィルムにはPE やPP等のポリオレフィンもしくはそれらの2種以上の フィルムやシートの積層体を使用できる。基材やシーラ ントフィルムの厚みは15~500μmが使用できる が、強度、加工作業性、コスト等の点から20~200 μmがより好ましい。

【0044】熱溶融性樹脂層6としては、ポリエチレンもしくはエチレンと(メタ)アクリル酸との共重合体などのオレフィン系、エチレン一酢酸ビニル系共重合体、ポリアミド系、ポリエステル系、熱可塑性エラストマー系、反応ホットメルト系などのホットメルト系樹脂、ワックス等がある。

#### [0045]

【実施例】(実施例)図1、図4、図5等を参照して、  $1 \, \text{C} \neq \text{D} \neq \text{D}$  (要施例)図1、図4、図5等を参照して、  $1 \, \text{C} \neq \text{D} \neq \text{D}$  (更施例を説明する。厚み40  $\mu$  m、幅300mmのポリエチレンテレフタレート(PE T)フィルム(東洋紡績株式会社製「E-5102」)をウェブ材料1bとし、これに、アクリル系ホットメルト剤(熱溶融性樹脂6)を幅1cm、厚み2  $\mu$  mのライン状になるように印刷してウェブ材料を作成した。次に、ホットメルト剤塗エライン上に、開孔4の表面が1520×2040 $\mu$  m、底面が1200×1700 $\mu$  m の矩形状、深さが200 $\mu$  mの逆截頭ピラミッド型になるように、当該形状を有する雄型と雌型の熱成形具を用いて、10cm間隔置きに各1個の凹孔を連続して形成1た

【0046】I Cチップ塗布用スラリーとして、I Cチップ約8000個を1リットルの水に分散させたものを準備した。当該 I Cチップは、表面が1500×2000μm、底面が1200×1700μmの矩形状で、厚みが200μmの截頭ピラミッド型形状、非接触 I Cタグ用途のものである。このI Cチップを分散したスラリーを、図6図示の充填層内において、前記ウェブ材料面にディスペンサー151から噴射した。I Cチップ充填後のウェブ材料を加熱して熱溶融性樹脂層6によりI Cチップ2を基材に固定した。

【0047】別に、アンテナパターン印刷用のPDMSスタンプを以下のようにして準備した。まず、厚み2.0mmの銅合金にレジストを整工し、図3(A)図示の平面コイル状アンテナパターンを作製したフォトマスクを重ねて露光した。レジスト作製後、エッチングして深さ0.5mmのスタンプ型7を作製した。このスタンプ

型材に、ポリジメチルシロキサン(ダウコーニング社「SYLPOT」)の液体を塗工して固め、その後剥離して凹凸パターンのPDMSスタンプ9を完成した。【0048】このPDMSスタンプ9をゴム凸版として、導電性インキ(藤倉化成株式会社製「銀ペースト」)を使用してアンテナパターンを印刷した。当該インキは、有機銀化合物と銀フレークの混合物ペーストンキは、有機銀化合物と銀フレークの混合物ペーストからなる材料である。当該インキは焼成によりさらに低抵抗の導電体になるが、未焼成でもICタグとして十分な導電性が得られる。アンテナパターンをパッチアンテナ形状(図2)とし、接続端子11c,12cの大きさを1.0mm×1.0mm、端子間距離を0.8mmとしたところパッドに対して見当位置合わせを容易に行うことができた。

【0049】その後、シングルEC機を用いて、ICチップ側にAC(アンカーコート)剤(武田薬品工業株式会社製「A3210/A3075」、固形分5%)を塗布し、乾燥後、樹脂温度320° Cの押出しPE(三井化学株式会社製「ミラソン16P」);押出し厚み20μmにて、厚み40μmのPEフィルム(大日本樹脂株式会社製「SKLフィルム」)と押出しラミネーションを行い、シーラントフィルムを作製した。

【0050】上記の工程により作製した、ICタグ付き 包装体の構成は、

(表) PET40μm/アンテナパターン印刷/ICチップ/AC/PE20μm/PEフィルム40μm
(第)

となった。

【0051】実施例のICタグ付き包装体を使用して、スナック菓子用包装材料を作製した。確認事項として非接触ICタグ10に対して所定のデータの記録を行った後、読取装置として、モトローラ社製BiStatixリーダー「WAVE」を用いて、情報の読取り試験を行ったところ、全ての包装体の非接触ICタグを正しく読み取りすることができた。

【0052】本発明のICタグ付き包装体は、データの 書き換えができるので、出荷検査結果のデータ、成分表 示や賞味期限、製造者名、出荷日等の各種の記録がで き、商品の流通管理、品質管理に好適である。本発明の 包装体は軟包装材料に限らず、紙ーフィルム等を積層す るカートン等にも適用が可能であり函体状の包装体を除 外するものではない。

## [0053]

【発明の効果】上述のように、本発明のウェブに実装されたICチップへのアンテナパターン形成方法によれば、ICチップを実装したウェブ材料に対して、高い精度でアンテナパターンを印刷することができる。また、インラインで高速にICタグ付き包装体を製造できる利点がある。本発明のICタグ付き包装体は、従来のように、非接触ICタグラベルを使用しないので、製造原価

を低くすることができる。

## 【図面の簡単な説明】

【図1】 本発明のICタグ付き包装体の例を示す図である。

【図2】 アンテナパターンの接続端子とICチップの 相対位置を示す図である。

【図3】 電磁誘導型アンテナパターンを示す。

【図4】 ウェブ材料へのICチップ実装を行う製造ライン図である。

【図5】 ラバースタンプ法の工程を示す図である。

【図6】 ICチップ充填槽を示す図である。

【図7】 従来法による非接触 I Cタグの実施形態を示す図である。

## 【符号の説明】

1 ICタグ付き包装体

1b パッケージ基材、ウェブ材料

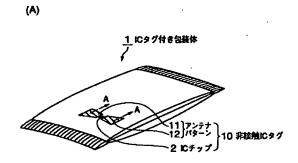
2 ICチップ

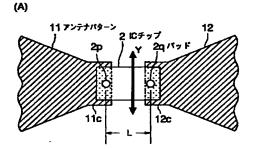
2b ICチップの底部

【図1】

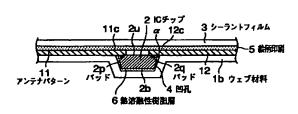
- 2 u ICチップの表面
- 3 シーラントフィルム
- 4 凹孔
- 5 絵柄印刷
- 6 熱溶融性樹脂層
- 8 PDMS材料
- 9 PDMSスタンプ
- 10 非接触 I Cタグ
- 11,12 アンテナパターン
- 13 コイル状パターン
- 14 ダイポール型パターン
- 15 I Cチップ充填槽
- 17 印刷機
- 18 EC機
- 20 ICタグラベル
- 21 ICチップ

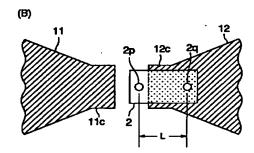
【図2】



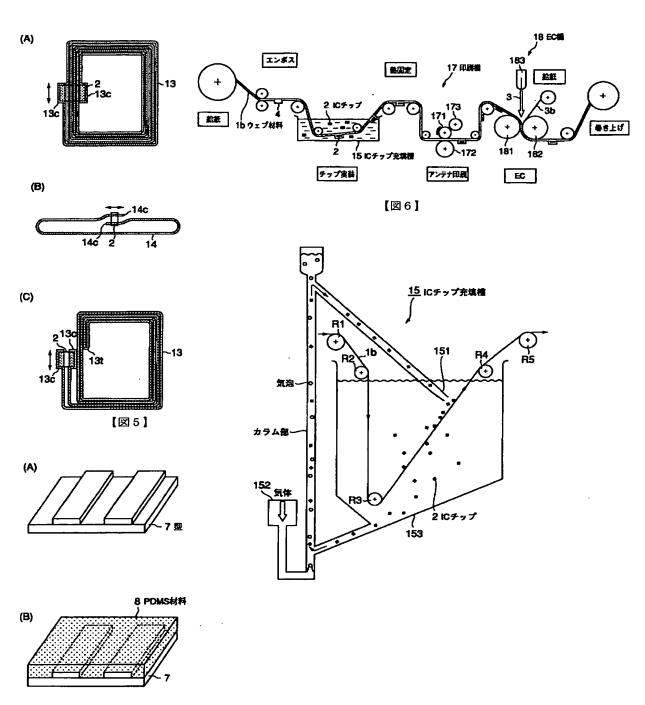


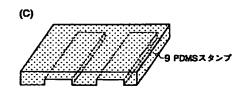
(B)

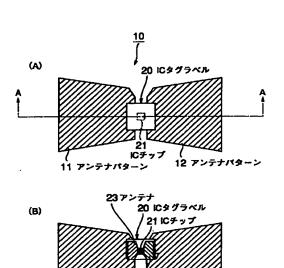


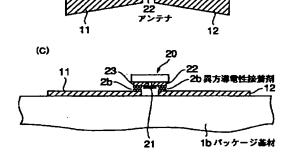


【図3】 【図4】









フロントページの続き

(51) Int. Cl. <sup>7</sup>		識別記号	FΙ		テーマコード(参考)
H01Q	1/40		B 6 5 B	15/04	В
	9/16		G 0 6 K	19/00	K
// B65B	15/04				Н